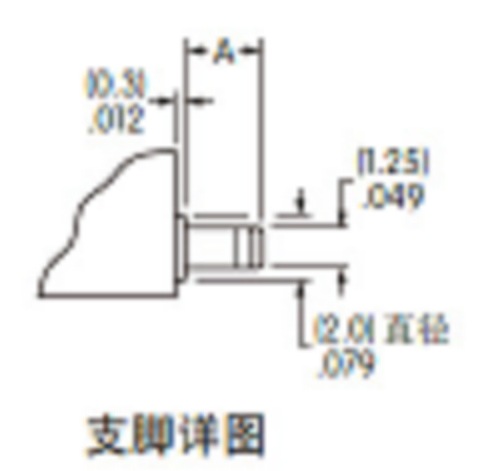
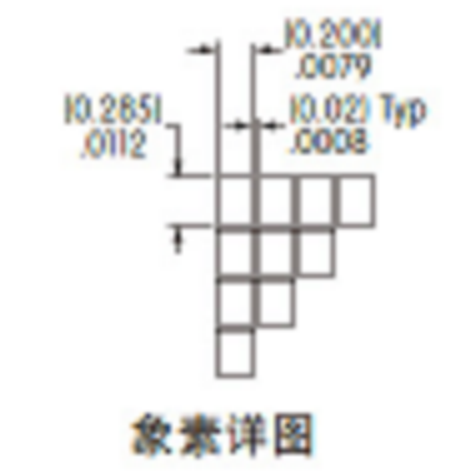
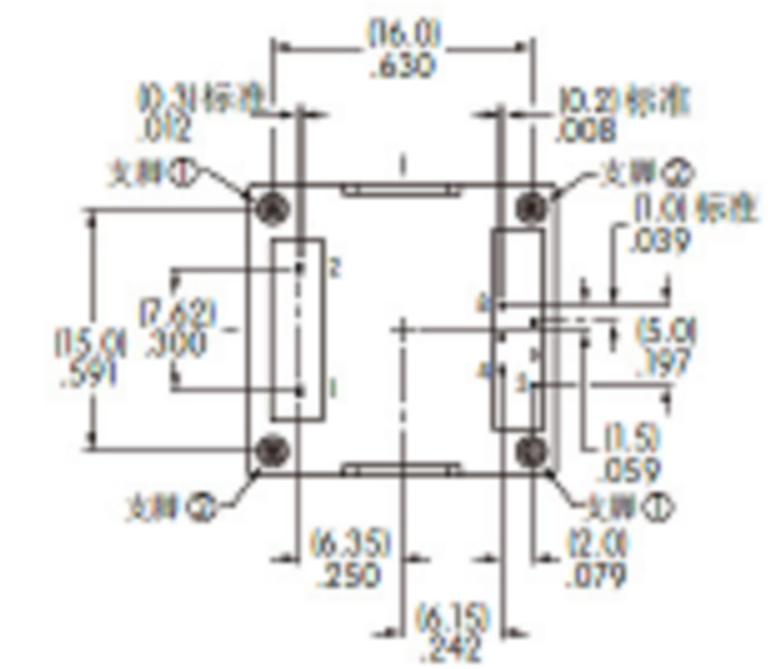
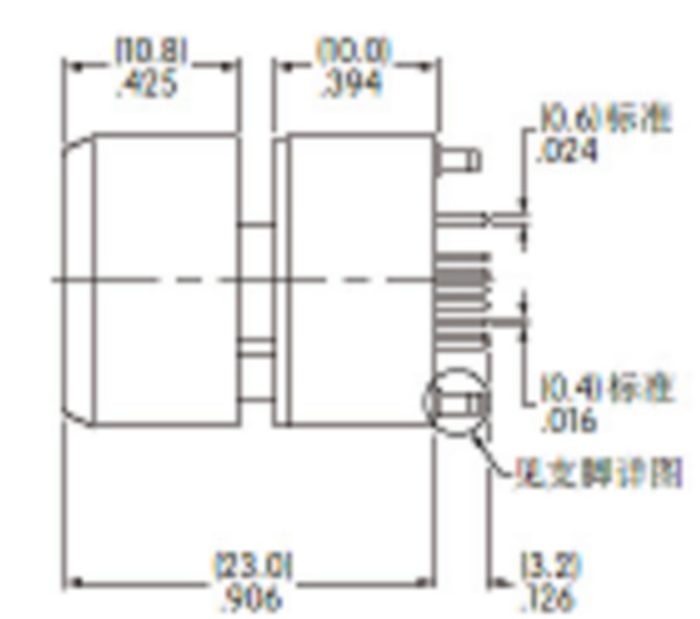
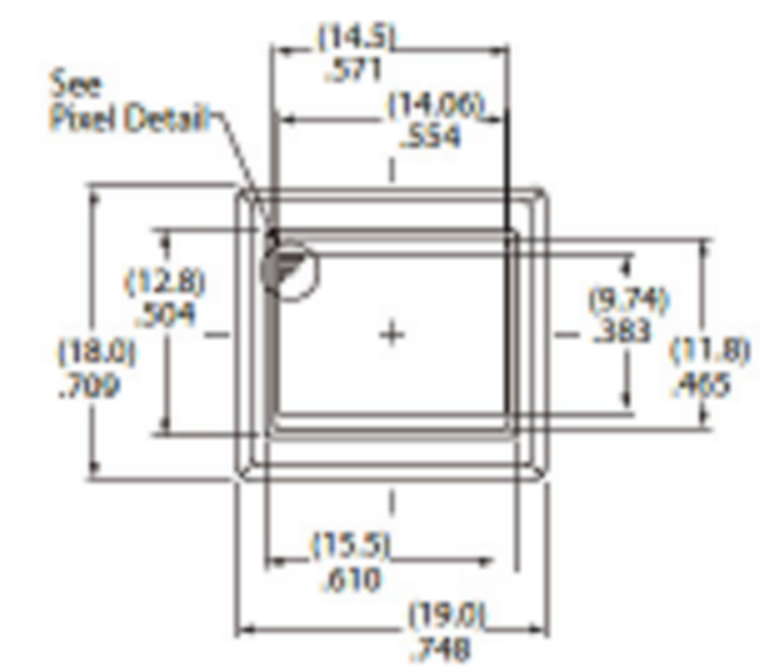
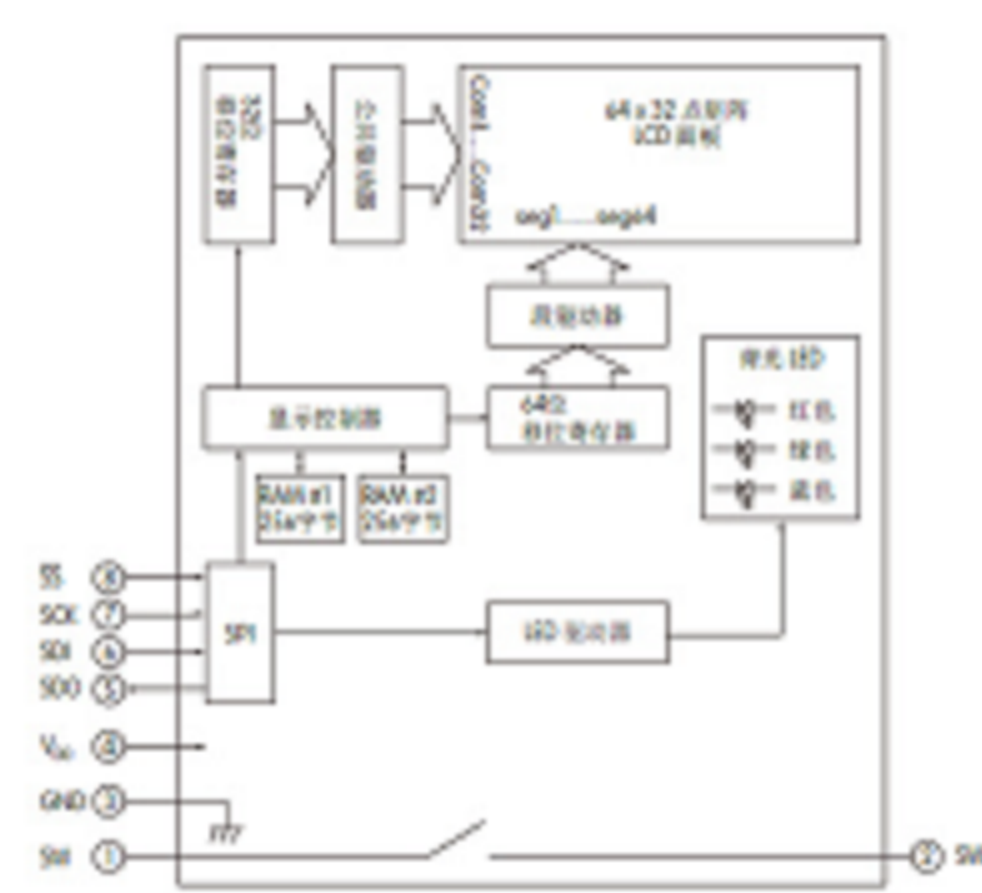




| 引脚编号 | 符号 | 名称 | 功能 |
|------|-----------------|--------|--------------------|
| ① | SW | 开关端子 | 常开 |
| ② | SW | 开关端子 | 常开 |
| ③ | GND | 接地 | |
| ④ | V _{DD} | 功率 | 逻辑电路和LCD的电源 |
| ⑤ | SDO | 数据输出 | SPI数据输出行。 |
| ⑥ | SDI | 数据输入 | SPI数据输入行。 |
| ⑦ | SCK | 串行钟 | 钟行-用于同步命令和数据的 SPI。 |
| ⑧ | SS | 从动装置选择 | SPI芯片选择。该行低电平激活。 |



尺寸 A
支脚 1 = (2.7) / .106
支脚 2 = (2.3) / .091

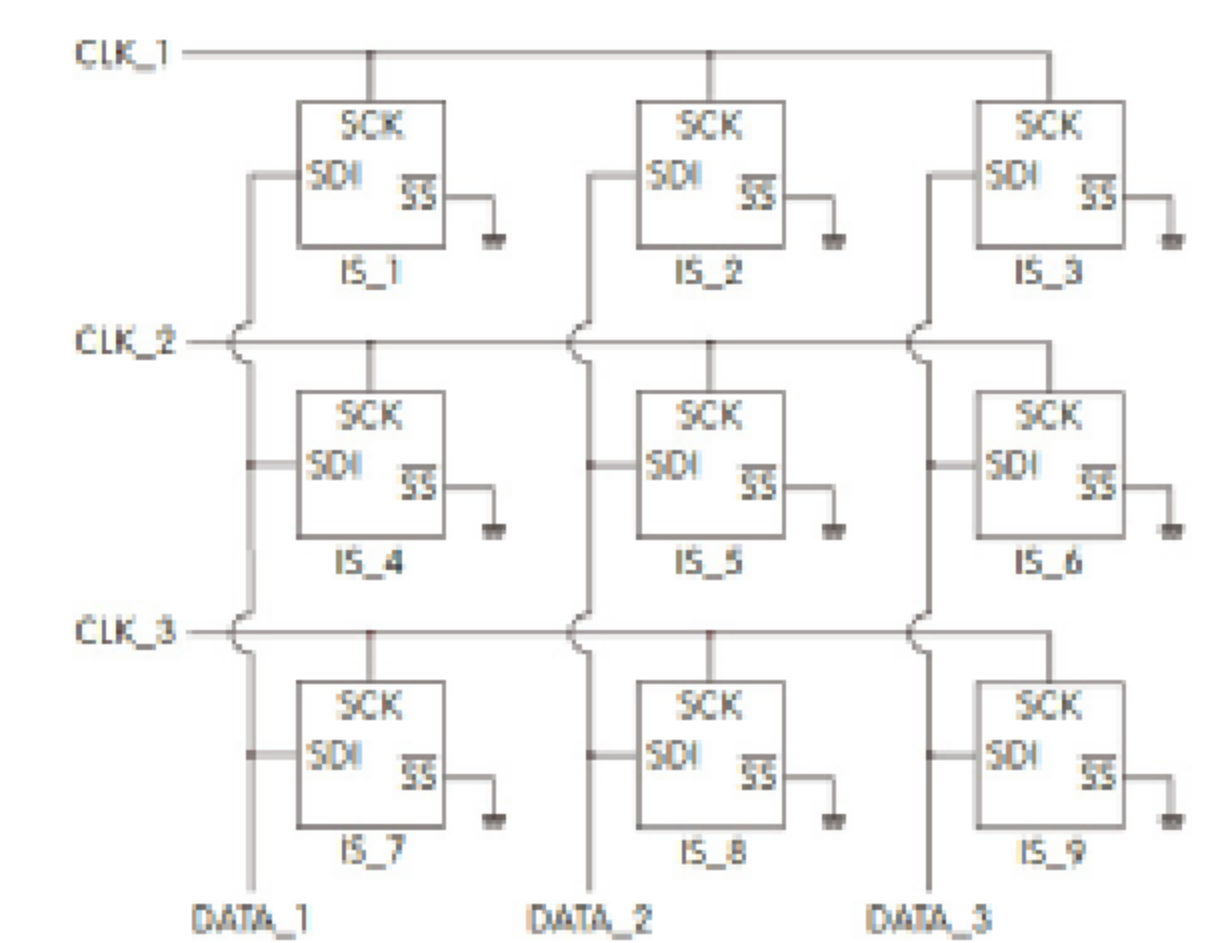
引脚投影面积

定时规格

SPI 特性 (见定时图表)
(温度在 -15°C ~ +50°C, V_{DD}=5.0V±2%)

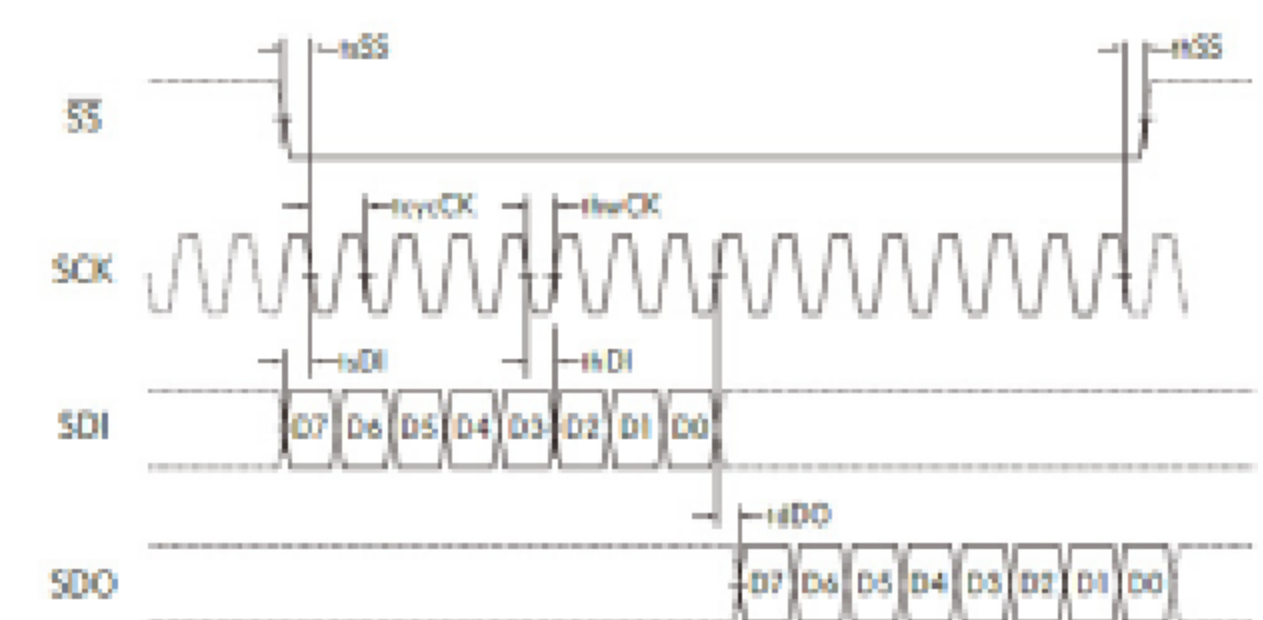
| 项目 | 符号 | 最小 | 最大 |
|------------|--------------------|------|------|
| SPI_SS设置时间 | t _{SS} | 10ns | |
| SPI_SS保持时间 | t _{HSS} | 10ns | |
| SPI_CLK循环 | t _{eyeCK} | | 8MHz |
| SPI_CLK宽度 | t _{hwCK} | 10ns | |
| SPI_DI设置时间 | t _{SDI} | 10ns | |
| SPI_DI保持时间 | t _{HDI} | 10ns | |
| SPI_DO延迟时间 | t _{SDO} | 10ns | |

电路实例

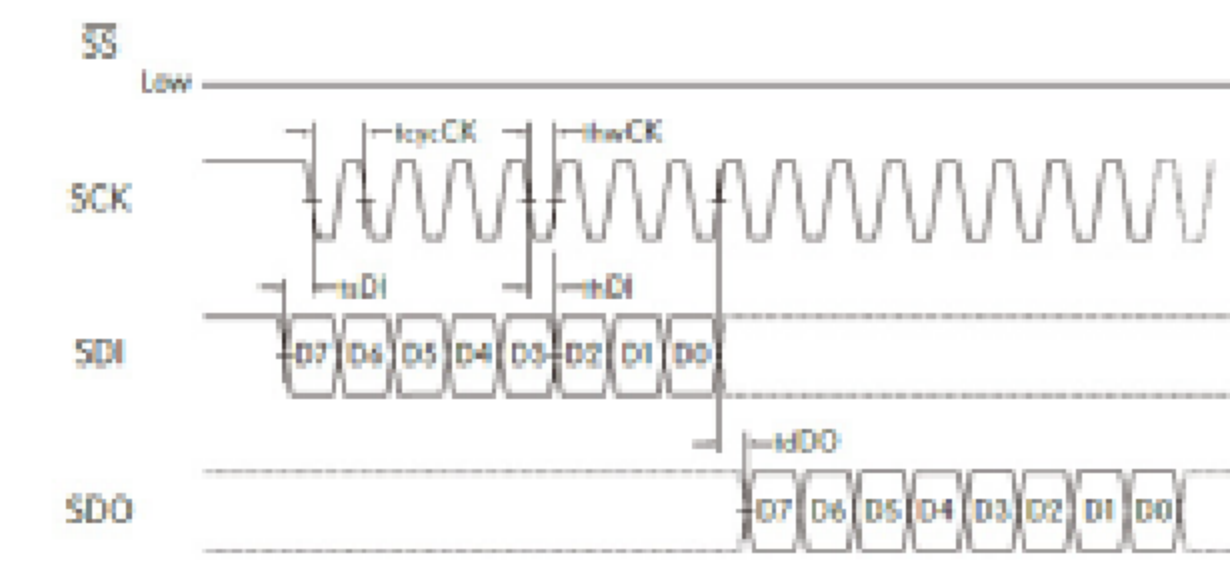


在停止通讯的状态下, 如要将SS调为高电平并对IS新接收的命令和数据初始化, 请将SS端子连接至主控制器, 以代替接地。

SPI 定时图 (SS 使用)



SPI 定时图 (SS 低电平固定)



当通信未完成时 SDI 和 SCK 应保持在高电平。

广东科斯达电子科技有限公司
GUANG DONG KE SI DA ELECTRONIC TECHNOLOGY CO., LTD.

TOLERANCE UNLESS OTHERWISE STATED: Up to 5 ±0.2, Above 5 ~ 15 ±0.3, Above 15 ~ 30 ±0.4, Above 30 ~ 50 ±0.5, Angle ±0.3

3RD. ANGEL'S

UNITS: MM

| | | | | |
|--------------|----------|-----------|----------|----------------------|
| DRAWN BY: | DATE | MAT'L | TITLE | SWITCH |
| Jack Lu | 12/27/22 | | | |
| CHECKED BY: | DATE | FINISH | MODLE | TACT SWITCH WITH LED |
| Jacky Chen | 12/27/22 | | | |
| APPROVED BY: | DATE | SCALE | DWG NO. | SIZE |
| Tony Kao | 12/27/22 | 1:1 | | A4 |
| | | SHEET NO. | PART NO. | VER |
| | | 1 of 1 | | R |